



## МИКРОСХЕМЫ ДРАЙВЕРОВ ЗАТВОРОВ МОП И IGBT ТРАНЗИСТОРОВ

Фирма **International Rectifier** выпускает широкую гамму микросхем драйверов для управления затворами IGBT и полевых транзисторов. Все драйверы выпускаются в DIP и SMD исполнении с возможностью управления затворами приборов, работающих под напряжением до 1200 В при макс. выходном напряжении на затворе до 20 В. Выпускаемые драйверы предназначены для управления затворами верхних, нижних, полумостовых, верхних и нижних, раздельных трехфазных мостовых и трехфазных схем включения.

### ДРАЙВЕРЫ ВЕРХНЕГО КЛЮЧА

Наименование	Тип корпуса	Наличие ток- сенсора	Макс. раб. напряж., В	Макс. вых. ток, мА	Макс. втек. ток, мА	Напряж. питания, В	Мин. вых. напр., В	Макс. вых. напр., В	Время вкл., нс	Время выкл., нс	Время нараст., нс	Время спада, нс	Бессвинц. исполн-е
IR2117S	SOIC-8	-	600	200	420	10-25, схема UVLO*	10	20	125	105	75	40	PbF
IR2118PBF	DIP-8	-	600	200	420	10-25, схема UVLO*	10	20	125	105	75	40	PbF
IR21271S	SOIC-8	+	600	200	420	10-25, схема UVLO*	10	20					PbF
IR20153S	SOIC-8	-	150	400	8-20	8-20	5	20					PbF
IR2127S	SOIC-8	-	600	200	420	10-25, схема UVLO*	10	20					PbF
IR22771S	SOIC-16	+	1200			8-20							PbF
IR22711S	SOIC-8	-	600	200	420	10-25, схема UVLO*	10	20	125	105	75	35	PbF
IR2128S	SOIC-8	-	600	200	420	10-25, схема UVLO*	10	20					PbF
IR2277S	SOIC-16	+	1200			8-20							PbF
IR2125	DIP-8	-	500	1000	2000	10-25, схема UVLO*	12	18					PbF
IR2128	DIP-8	-	600	200	420	10-25, схема UVLO*	10	20					PbF
IR2118SPBF	SOIC-8	-	600	200	420	10-25, схема UVLO*	10	20	125	105	75	35	PbF
IR2118	DIP-8	-	600	200	420	10-25, схема UVLO*	10	20	125	105	80	40	PbF
IR2175S	SOIC-8	+	600		10	10-25, схема UVLO*							PbF
IR21771S	SOIC-16	+	600			8-20							PbF
IR2175	DIP-8	+	600		10	10-25, схема UVLO*							PbF
IR2125S	SOIC-16	-	500	1000	2000	10-25, схема UVLO*	12	18					PbF
IR2117	DIP-8	-	600	200	420	10-25, схема UVLO*	10	20	125	105	80	40	PbF
IR2127	DIP-8	-	600	200	420	10-25, схема UVLO*	10	20					PbF
IR2117PBF	DIP-8	-	600	200	420	10-25, схема UVLO*	10	20	125	105	75	35	PbF
IR2118S	SOIC-8	-	600	200	420	10-25, схема UVLO*	10	20	125	105	80	40	PbF
IR2177S	SOIC-16	+	600			8-20							PbF
IR21271	SOIC-8	+	600	200	420	10-25, схема UVLO*	10	20					PbF

\* UVLO (Under-Voltage-Lock-Out) - блокировка при напряжении ниже допустимого уровня

### ДРАЙВЕРЫ ВЕРХНЕГО И НИЖНЕГО КЛЮЧА

Наименование	Тип корпуса	Напряж. смещ., В	Макс. вых. ток, мА	Макс. втек. ток, мА	Напряж. питания, В	Мин. вых. напр., В	Макс. вых. напр., В	Задержка вых. сигнала, нс	Время вкл., нс	Время выкл., нс	Время нараст., нс	Время спада, нс	Пауза на переключ. вых. сигналов, нс	Безсвинцовое исполнение
IR2011	DIP-8	200	1000	1000	10-20 схема UVLO*	10	20	20						PbF
IR2181S	SOIC-8	600	1700	1700	10-25 схема UVLO*	10	20							PbF
IR21814S	SOIC-14	600	1700	1700	10-25 схема UVLO*	10	20							PbF
IR21064S	SOIC-14	600	290	600	10-20 схема UVLO*	10	20	50						PbF
IR2301	DIP-8	600	120	250	10-25 схема UVLO*	10	20	50						PbF
IR21064S	SOIC-14	600	120	250	10-25 схема UVLO*	10	20	50						PbF
IR2110PBF	DIP-14	500	2000	2000	10-25 схема UVLO*	10	20	20						PbF
IR2106S	SOIC-8	600	120	250	10-25 схема UVLO*	10	20	50						PbF
IR2106	DIP-8	600	290	600	10-20 схема UVLO*	10	20	50						PbF
IR2113-1PBF	DIP-14-1	600	2000	2000	10-25 схема UVLO*	10	20	20						PbF
IR2106	DIP-8	600	120	250	10-25 схема UVLO*	10	20	50						PbF
IR2113-2PBF	DIP-16-2	600	2000	2000	10-25 схема UVLO*	10	20	20						PbF
IR2112SPBF	SOIC-16	600	200	420	10-25 схема UVLO*	10	20	30	135	130	75	35		PbF
IR2110-1PBF	DIP-14-1	500	2000	2000	10-25 схема UVLO*	10	20	20						PbF
IR21814	DIP-14	600	1700	1700	10-25 схема UVLO*	10	20							PbF
IR2101SPBF	SOIC-8	600	100	210	10-20 схема UVLO*	10	20	50	150	170				PbF
IR2112S	SOIC-16	600	200	420	10-25 схема UVLO*	10	20	30	125	105	80	40		PbF
IR2181	DIP-8	600	1700	1700	10-25 схема UVLO*	10	20							PbF
IR2112-1	DIP-14-1	600	200	420	10-25 схема UVLO*	10	20	30						PbF
IR2001PBF	DIP-8	200	130	270	10-20 схема UVLO*	10	20	50	160	150				PbF
IR21064	DIP-14	600	290	600	10-20 схема UVLO*	10	20	50						PbF
IR21864PBF	DIP-14	600	4000	4000	10-20 схема UVLO*	10	20	35	170	170	22	18		PbF
IR2110	DIP-14	500	2000	2000	10-25 схема UVLO*	10	20	10						PbF
IR2213	DIP-14	1200	1700	2000	10-20 схема UVLO*	10	20	30						PbF
IR2101	DIP-8	600	100	210	10-25 схема UVLO*	10	20	50						PbF
IR2112	DIP-14	600	200	420	10-25 схема UVLO*	10	20	30	125	105	80	40		PbF
IR2301PBF	SOIC-8	600	120	250	10-25 схема UVLO*	10	20	50	220	200	100	35		PbF
IR2001SPBF	SOIC-8	200	130	270	10-20 схема UVLO*	10	20	50	160	150				PbF
IR21864SPBF	DIP-14	600	4000	4000	10-20 схема UVLO*	10	20	35	170	170	22	18		PbF
IR2102S	SOIC-8	600	100	210	10-25 схема UVLO*	10	20	50						PbF
IR2112-1PBF	DIP-14-1	600	200	420	10-25 схема UVLO*	10	20	30	135	130	75	35		PbF
IR2106S	SOIC-8	600	290	600	10-20 схема UVLO*	10	20	50						PbF
IR2011PBF	DIP-8	200	1000	1000	10-20 схема UVLO*	10	20	20						PbF
IR2086S	SOIC-16 узкий	100	1200		10-25 схема UVLO*			25						PbF
IR2186PBF	DIP-8	600	4000	4000	10-20 схема UVLO*	10	20	35	170	170	22	18		PbF
IR2010S	SOIC-16	200	3000	3000	10-25 схема UVLO*	10	20							PbF
IR2011S	SOIC-8	200	1000	1000	10-20 схема UVLO*	10	20	20						PbF
IR2110-2PBF	DIP-16-2	500	2000	2000	10-25 схема UVLO*	10	20	20						PbF
IR2113SPBF	SOIC-16	600	2000	2000	10-25 схема UVLO*	10	20	20						PbF
IR21814S	SOIC-14	600	1400	1800	10-20 схема UVLO*	10	20	35	180	220	40	20	400	PbF
IR2301S	SOIC-8	600	120	250	10-25 схема UVLO*	10	20	50						PbF
IR2011SPBF	SOIC-8	200	1000	1000	10-20 схема UVLO*	10	20	20						PbF
IR2101PBF	DIP-8	600	100	210	10-20 схема UVLO*	10	20	50	150	170				PbF
IR2301SPBF	SOIC-8	600	120	250	10-25 схема UVLO*	10	20	50	220	200	100	35		PbF
IR2112PBF	DIP-14	600	200	420	10-25 схема UVLO*	10	20	30	135	130	75	35		PbF
IR21064	DIP-14	600	120	250	10-25 схема UVLO*	10	20	50						PbF
IR2101S	SOIC-8	600	100	210	10-25 схема UVLO*	10	20	50						PbF
IR2213S	SOIC-16	1200	1700	2000	10-25 схема UVLO*	10	20	30						PbF
IR2112-2	DIP-16-2	600	200	420	10-25 схема UVLO*	10	20	30						PbF
IR2102	DIP-8	600	100	210	10-25 схема UVLO*	10	20	50						PbF
IR2110S	SOIC-16	500	2000	2000	10-25 схема UVLO*	10	20	10						PbF
IR2113	DIP-14	600	2000	2000	10-25 схема UVLO*	10	20	10	120	94	25	45		PbF
IR2113S	SOIC-16	600	2000	2000	10-25 схема UVLO*	10	20	10	120	94	25	45		PbF
IR2181S	SOIC-8	600	1400	1800	10-20 схема UVLO*	10	20	35	180	220	40	20	400	PbF
IR20124S	SOIC-14	200	1000	1200	10-20 схема UVLO*			70						PbF
IR2010	DIP-14	200	3000	3000	10-25 схема UVLO*	10	20							PbF
IR2186SPBF	SOIC-8	600	4000	4000	10-20 схема UVLO*	10	20	35	170	170	22	18		PbF
IR2112-2PBF	DIP-14-2	600	200	420	10-25 схема UVLO*	10	20	30	135	130	75	35		PbF
IR21814	DIP-14	600	1400	1800	10-20 схема UVLO*	10	20	35	180	220	40	20	400	PbF
IR2110SPBF	SOIC-16	600	2000	2000	10-25 схема UVLO*	10	20	20						PbF
IR2113PBF	DIP-14	600	2000	2000	10-25 схема UVLO*	10	20	20						PbF
IR2181	DIP-8	600	1400	1800	10-20 схема UVLO*	10	20	35	180	220	40	20	400	PbF

\* UVLO (Under-Voltage-Lock-Out) - блокировка при напряжении ниже допустимого уровня